

[illegible]

1/ 36

118 0000000 →→→ 0000000 → 00000000		
00000 : 000000000	0000000000 ⑥-① 10 00 9 0000	√ 00 00
01180:000000	0000	0:0√
01180:000000	000	0:0√
01180:000①00	0	0:0√
01180:000②00	00	0:0√
01180:000③00	000	0:0√

□118□:□□□④□□	□□□□	♠: □ ✓
□118□:□□□⑤□□	□□□□□	♠: □ ✓
□118□:□□□⑥□□	□□□□□□	♠: □ ✓
□118□:□□□□□□	□□□□□□□□	♠: □ ✓
□118□:□□□□□□	□□□	♠: □ ✓
□118□:□□□□□□	□+□	♠: □ ✓
□116□:□□□□□□	□□□□	♠: □ ✓
□116□:□□□□□□	□□□	♠: □ ✓
□116□:□□□①□□	□	♠: □ ✓
□116□:□□□②□□	□□	♠: □ ✓
□116□:□□□③□□	□□□	♠: □ ✓
□116□:□□□④□□	□□□□	♠: □ ✓
□116□:□□□⑤□□	□□□□□	♠: □ ✓
□116□:□□□⑥□□	□□□□□□	♠: □ ✓
□116□:□□□□□□	□□□□□□□□	♠: □ ✓
□116□:□□□□□□	□□□	♠: □ ✓
□116□:□□□□□□	⊞	♠: □ ✓

Diagram illustrating the flow of data from a hand pointing to a sequence of boxes representing memory addresses. The sequence is: 0000 → 0000:0000, 00, 00, 00, 00, 0000 → 0000!